

торной подстанции теряет свою актуальность. При применении программно-управляющего комплекса на каждой трансформаторной подстанции для накопления статистических данных требуется всего один персональный компьютер (сервер).

2. Рассмотренные принципы построения программно-аппаратного комплекса для управления трансформаторами могут быть реализованы, что будет способствовать повышению эффективности функционирования систем электроснабжения промышленных предприятий.

ЛИТЕРАТУРА

1. Т р а н с ф о р м а т о р ы силовые масляные общего назначения. Допустимые нагрузки: ГОСТ 14209–85. – Введ. 01.07.85. – М.: Изд-во стандартов, 1985. – 30 с.
2. П р а в и л а технической эксплуатации электроустановок потребителей и правила техники безопасности при эксплуатации электроустановок потребителей. – М.: Энергоатомиздат, 1985. – 352 с.
3. Ш и ш к и н, С. А. Оптимизация нагрузки силовых трансформаторов 10/0,4 кВ при наличии низковольтных источников высших гармоник / С. А. Шишкин // Электрика. – 2006. – № 6. – С. 24–28.
4. Б и р ю к о в, С. Микросхемы для активных корректоров коэффициента мощности NCP1653 и NCP1653A / С. Бирюков // Схемотехника. – 2006. – № 9. – С. 3–5.
5. M a x i m Semiconductors AN763. Guidelines for Proper Wiring of an RS-485 (TIA/EIA-485-A) Network.
6. B a s l e r Electric. Instruction Manual For Digital Protective Relay BE1-700. Publication: 9376700990. Revision: A 07/04.

Представлена кафедрой
электроснабжения

Поступила 6.06.2007

УДК 681.511.4

РЕАЛИЗАЦИЯ БЫСТРОДЕЙСТВУЮЩЕЙ СИСТЕМЫ СИНХРОНИЗАЦИИ ЧАСТОТ С ДРОБНЫМ ДЕЛИТЕЛЕМ

Докт. техн. наук, проф. КУЗНЕЦОВ А. П., канд. техн. наук, проф. МАРКОВ А. В.,
асп. АЛЬКАТАУНА Х. А.

Белорусский государственный университет информатики и радиоэлектроники

Быстродействие систем синхронизации частот, т. е. время переключения с одной частоты на другую, является одним из наиболее существенных параметров, определяющих функциональные возможности устройства. В синтезаторе частоты на основе контура фазовой автоподстройки частоты (ФАПЧ) этот параметр зависит от других параметров – диапазона и шага выходной частоты, уровня побочных дискретных составляющих и т. д. Особенно сильно эта зависимость проявляется в одноконтурном синтезаторе частот. В связи с этим существует необходимость анализа различных вариантов повышения быстродействия синтезатора. В статье рассмотрен

один вариант повышения быстродействия синтезатора частоты с мелким шагом выходной сетки [1–3].

Возможным способом уменьшения шага выходного сигнала (выходной частоты или скорости) системы синхронизации является использование в контуре фазовой автоподстройки частоты этой системы делителя с дробным переменным коэффициентом деления (ДДПКД). Одним из вариантов построения ДДПКД может быть делитель, выполненный на базе цифрового синтезатора отсчетов (ЦСО). Использование различных методов перестройки ЦСО может обеспечить дробность шага перестройки эквивалентного коэффициента деления до 10^{-5} – 10^{-7} .

Рассмотрим основные параметры быстродействующих систем синхронизации на примере одноконтурного синтезатора частоты с делителем в цепи обратной связи, т. е. на примере простейшей системы ФАПЧ.

Статические параметры синтезатора частот. К числу основных параметров синтезаторов частот могут быть отнесены такие параметры, как максимальная и минимальная выходные частоты, определяющие диапазон перестройки, количество частот сетки, шаг сетки, точность установки частоты, частота сравнения, диапазон изменения коэффициента деления контура фазовой автоподстройки частоты. При реализации синтезатора с помощью одноконтурной схемы эти параметры связаны между собой и с динамическими характеристиками синтезатора. В обычной одноконтурной схеме синтезатора существует жесткая взаимосвязь между шагом сетки частот, точностью установки частоты и частотой сравнения (при отсутствии в схеме предварительного делителя частоты). Следовательно, при задании требуемого шага сетки частот однозначно заданными оказываются также конкретные значения частоты, которые кратны шагу сетки. В одноконтурной схеме синтезатора отсутствует возможность формирования такой сетки частот, у которой при заданном шаге сетки сами частоты не были бы кратны этому шагу и, следовательно, частоте сравнения. Другими словами, одноконтурная схема синтезатора не позволяет сдвигать сетку частот без изменения ее шага. Это означает, что фактически установка сетки частоты синтезатора не может быть выполнена с точностью, превышающей половину шага. Увеличивать точность за счет уменьшения шага сетки можно лишь до некоторого минимального значения, определяемого минимально допустимым значением частоты сравнения синтезатора, которое нельзя уменьшить из-за ухудшения динамических характеристик синтезатора.

На рис. 1 показан примерный вид сетки частот одноконтурного синтезатора.

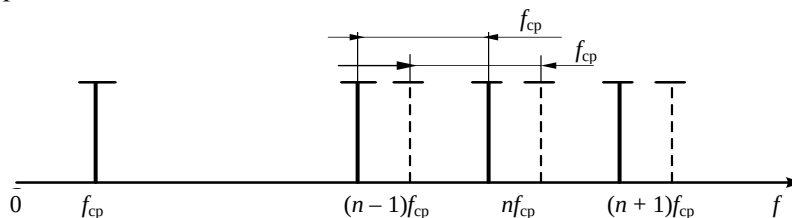


Рис. 1. Сетка выходных частот одноконтурного синтезатора

За счет изменения частоты сравнения $f_{\text{ср}}$ сетка может быть сжата или растянута, однако ее нельзя сместить в пределах одного шага при его неизменной величине, как показано на рис. 1 штриховыми линиями.

Сказанное выше относится к синтезатору с целочисленным коэффициентом делителя в цепи обратной связи. При реализации дробного изменения коэффициента деления появляется возможность получить сетку частот, значения которой не обязательно кратны шагу сетки. При этом частоты сравнения контура не уменьшаются.

Другими словами, задача ставится следующим образом: обеспечить в заданном диапазоне перестройки установку любого значения выходной частоты с заданной точностью при определенном значении частоты сравнения контура ФАПЧ.

Для решения указанной задачи выбрана структурная схема синтезатора (рис. 2).

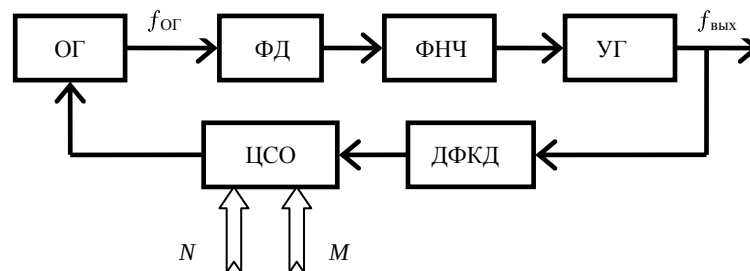


Рис. 2. Синтезатор частот с мелким шагом перестройки

Будем полагать, что в качестве исходных статических параметров синтезатора заданы максимальная выходная частота $f_{\text{вых.мах}}$, минимальная выходная частота $f_{\text{вых.мин}}$, шаг сетки частот Δf , количество частот n , относительная точность установки δ . Предполагается также, что перестройку частоты синтезатора необходимо выполнить в узком диапазоне частот D (около 1 %).

Синтезатор должен обеспечить установку произвольного значения $f_{\text{вых.мин}}$, или $f_{\text{вых.мах}}$, а также формирование сетки частот с шагом Δf , причем ошибка установки любого из этих значений частоты не должна превышать величину $\pm \delta^* f_{\text{вых.мин}}$. Таким образом, потенциально синтезатор частот должен обеспечивать возможность формирования более мелко сетки с шагом, не превышающим $2\delta^* f_{\text{вых.мин}}$, который может быть значительно меньше заданного шага Δf , т. е. значения требуемого ряда частот должны выбираться из более обширного ряда.

Итак, для заданной структуры синтезатора необходимо выбрать способ перестройки ЦСО и оценить следующие параметры синтезатора: максимальную емкость $N_{\text{мах}}$ накопительного сумматора, разрядность ЦАП, частоту сравнения контура ФАПЧ, диапазон изменения эквивалентного коэффициента деления ЦСО и коэффициент деления предварительного делителя $K_{\text{ДФКД}}$.

Обозначим $\Delta f' = 2\delta f_{\text{вых.мин}}$. С учетом этого обозначения основные уравнения, определяющие статические характеристики синтезатора, запишутся следующим образом:

$$f_{\text{вых.мах}} = f_{\text{ог}} K_{\text{ДФКД}} K_{\text{мах}}; \quad (1)$$

$$\Delta f' = f_{\text{ог}} K_{\text{ДФКД}} \Delta K. \quad (2)$$

Здесь $K_{\text{мах}}$ – максимальное значение эквивалентного коэффициента деления ЦСО; ΔK – шаг перестройки этого коэффициента, зависящий от выбранного способа перестройки ЦСО. В общем случае $\Delta f' < \Delta f$, однако в частном случае $\Delta f'$ может быть равно Δf .

Рассмотрим сначала выбор значений $K_{\text{мах}}$. Как следует из (1), это значение нужно выбирать как можно меньшим, чтобы обеспечить максимально возможное значение частоты сравнения $f_{\text{ог}}$ контура ФАПЧ, а также уменьшить общий коэффициент деления в цепи обратной связи контура. Следует при этом иметь в виду, что $K_{\text{мах}} > K_{\text{мин}}$, и поэтому минимально возможное значение $K_{\text{мах}}$ будет связано с минимально возможным значением $K_{\text{мин}}$, которое должно быть больше 2, что определяется граничными условиями теоремы Котельникова.

Однако, поскольку диапазон перестройки синтезатора невелик (порядка 1 %), диапазон изменения эквивалентного коэффициента деления также мал, можно положить, что $K_{\text{мин}} \approx K_{\text{мах}}$.

С учетом запаса, который обычно устанавливается для восстановления непрерывного сигнала по дискретным отсчетам, можно положить, что $K_{\text{мах}} > 10$.

Поскольку выходной сигнал ЦСО может быть несинусоидальным (например, пилообразным) и содержать гармоники основной частоты, для уменьшения искажений при формировании непрерывного сигнала по дискретным отсчетам $K_{\text{мах}}$ необходимо увеличивать.

Но желательно, чтобы значения эквивалентного коэффициента деления не были равны целым числам и не лежали вблизи целых чисел. Следовательно, весь диапазон перестройки выходной частоты синтезатора должен быть обеспечен при изменении эквивалентного коэффициента деления меньше, чем на 1, т. е.

$$K_{\text{мах}} - K_{\text{мин}} \leq K_{\text{д}}, \quad (3)$$

где $K_{\text{д}} < 1$, например $K_{\text{д}} = 0,8$.

Для обеспечения заданного диапазона перестройки Δ должно выполняться условие

$$\frac{K_{\text{мах}} - K_{\text{мин}}}{K_{\text{мах}}} = \Delta. \quad (4)$$

Решив совместно (3) и (4), получим

$$K_{\text{мах}} < \frac{K_{\text{д}}}{\Delta}. \quad (5)$$

Подставив в (5) численные значения $K_{\text{д}}$ и Δ , получим

$$K_{\max} < 80. \quad (6)$$

Таким образом, возможные значения $K_{\max}$ лежат в пределах

$$10 < K_{\max} < 80.$$

Рассмотрим выбор коэффициента деления делителя с фиксированным коэффициентом деления $K_{\text{ДФКД}}$. Для обеспечения максимально возможной частоты сравнения этот коэффициент, как и $K_{\max}$, желательно уменьшать. Очевидно, что минимально возможное значение $K_{\text{ДФКД}}$ зависит от максимальной рабочей частоты ЦСО $f_{\text{ЦСО}}$ и может быть вычислено с округлением полученного значения в большую сторону по формуле

$$K_{\text{ДФКД}} = \frac{f_{\text{вых. max}}}{f_{\text{ЦСО}}}.$$

Если предположить, что быстродействие ЦСО обеспечивается на частоте 1 МГц, то при выходной частоте $f_{\text{вых. max}} = 520$ МГц коэффициент деления делителя с фиксированным коэффициентом деления $K_{\text{ДФКД}} = 521$.

При выбранных значениях $K_{\max}$, $K_{\text{ДФКД}}$ и известном значении $f_{\text{вых. max}}$ частот $f_{\text{ог}}$ рассчитывается по формуле (1).

Теперь следует определить разрядность цифро-аналогового преобразователя (ЦАП) и емкость накопительного сумматора, входящих в состав ЦСО. Эти параметры существенным образом будут зависеть от выбранного способа перестройки ЦСО. Для простоты будем полагать, что ЦАП выполняет преобразование в напряжение всех разрядов накопительного сумматора.

Рассмотрим три способа перестройки частоты синтезатора за счет: управления ЦСО кодом M (управление кодом заполнения накопительного сумматора); управления кодом N (управление кодом емкости накопительного сумматора); управления кодами M и N одновременно. Схемы ЦСО, реализующие указанные способы перестройки, приведены в [1].

Перестройка частоты синтезатора за счет кода M . Этот способ может быть реализован с помощью простейшей схемы ЦСО. Как было показано, при изменении кода M , фиксированном значении $N = N_{\max}$ шаг перестройки ΔK эквивалентного коэффициента деления $K = N/M$ является приемлемым и изменяется обратно пропорционально коду M . Следовательно, наибольшее значение ΔK имеет место при $K = K_{\max}$. Очевидно, что с помощью такого способа не удастся установить равномерную сетку выходных частот с шагом Δf , однако можно реализовать заданную точность установки частоты, выбрав в качестве максимального шага сетки значение $\Delta f'$. Как показано в [1], максимальное значение шага эквивалентного коэффициента деления равно

$$\Delta K_{\max} = \frac{K_{\max}^2}{N_{\max}}. \quad (7)$$

Решив совместно уравнения (1), (2) и (7) относительно $N_{\max}$, получим

$$N_{\max} = \frac{K_{\max} f_{\text{вых. max}}}{\Delta f'} \quad (8)$$

Полученное значение $N_{\max}$ следует увеличить до ближайшего значения 2^m . Это требование обусловлено конструктивными особенностями ЦСО с управлением кодом M , где емкость накопительного сумматора может быть установлена равной только степени числа 2. Очевидно, что разрядность накопительного сумматора и ЦАП будет равна m . После этого с учетом выбранного значения $N_{\max}$ следует уточнить значения $\Delta k_{\max}$ и $\Delta f'$ по формулам (7) и (8) соответственно.

Для установки желаемого значения выходной частоты синтезатора $f_{\text{вых. жел}}$ следует выбирать соответствующее значение M . С учетом того, что

$$f_{\text{вых. жел}} = f_{\text{ог}} \frac{N_{\max}}{M} K_{\text{ДФКД}},$$

имеем

$$M = \frac{f_{\text{ог}}}{f_{\text{вых. жел}}} N_{\max} K_{\text{ДФКД}} \quad (9)$$

Значение M округляется до целого значения, при этом ошибка установки выходной частоты синтезатора за счет этого округления не превысит $\Delta f'$ независимо от того, в какую сторону будет выполнено округление.

По формуле (9) аналогичным образом рассчитываются все значения кодов M , необходимые для формирования выходной сетки частот синтезатора. В случае, если количество частот синтезатора невелико, можно заранее вычислить соответствующее значение кодов M и составить таблицу перехода от требуемых значений частоты к кодам M . Если количество частот велико, то в состав синтезатора необходимо ввести вычислительное устройство, выполняющее вычисление кода M по (9).

Перестройка частоты синтезатора за счет кода N . Перестройка частот синтезатора в этом случае предполагает изменение кода N в пределах от $N_{\max}/2$ до $N_{\max}$ при фиксированном значении M . Конкретные значения M и N определяются с учетом требуемого диапазона перестройки. Для реализации данного способа перестройки необходимо использовать модифицированную конструкцию ЦСО [1].

Шаг перестройки коэффициента деления является постоянным и в соответствии с выражением [1] равен

$$\Delta K = \frac{K_{\max}}{N_{\max}} \quad (10)$$

Решив уравнение (10) совместно с уравнениями (1) и (2) относительно $N_{\max}$, получим

$$N_{\max} = \frac{f_{\text{вых. max}}}{\Delta f'} \quad (11)$$

Поскольку шаг перестройки эквивалентного коэффициента деления и, следовательно, шаг сетки частот в этом случае являются постоянным, возможны два варианта выбора значения $N_{\max}$.

Во-первых, можно положить в формуле (11) $\Delta f' = \Delta f$, при этом точность установки частоты синтезатора будет равна шагу сетки частот, как и в синтезаторе с целочисленным коэффициентом деления, однако при большой частоте сравнения контура ФАПЧ. В этом случае значение $N_{\max}$, вычисленное по (11), следует округлить в большую сторону, а затем по (10) и (2) уточнить соответственно шаг эквивалентного коэффициента деления и шаг сетки выходных частот.

Во-вторых, значение $N_{\max}$ можно вычислить непосредственно по (11), при этом шаг сетки частот синтезатора обеспечит заданную точность установки частоты. Полученное значение $N_{\max}$ следует увеличить до ближайшего значения 2^m , при этом шаг эквивалентного коэффициента деления и шаг сетки частот следует уточнить по (10) и (2) соответственно.

В обоих случаях требуемая разрядность накопительного сумматора и ЦАП определяется как $\log_2 N_{\max}$ с округлением в большую сторону.

Значение

$$M = \frac{f_{\text{ог}} N_{\max} K_{\text{ДФКД}}}{f_{\text{вых. max}}} \quad (12)$$

следует округлить в меньшую сторону для обеспечения установки максимального значения сетки.

Для установки желаемого значения сетки частоты N рассчитывается по формуле

$$N = \frac{f_{\text{вых. жел}}}{f_{\text{ог}} K_{\text{ДФКД}}} M. \quad (13)$$

Как следует из (13), значения N и $f_{\text{вых. жел}}$ связаны прямо пропорционально друг с другом, что упрощает расчет значений N , необходимых для установки желаемого значения частоты.

Минимальное значение N определяется как $N_{\min} = MK_{\min}$.

Перестройка частоты синтезатора за счет кодов M и N . Данный способ предполагает установку желаемого эквивалентного коэффициента деления за счет одновременного изменения кодов M и N .

Для реализации данного способа необходимо использовать модифицированную схему ЦСО [1].

Запишем выражение для среднего значения шага изменения эквивалентного коэффициента деления ЦСО

$$\Delta K = \frac{\pi^2 K_{\max}^2}{3N_{\max}^2}. \quad (14)$$

Решив уравнение (14) совместно с (1) и (2) относительно $N_{\max}$, получим

$$N_{\max} = \sqrt{\frac{\pi^2 K_{\max}^2 f_{\text{вых. max}}}{3\Delta f'}}. \quad (15)$$

Шаг сетки частот синтезатора в этом случае будет неравномерным, поэтому сетка выходных частот реализуется путем обеспечения заданной точности установки произвольного значения частоты. Рассчитанное по (15) значение $N_{\max}$ следует увеличивать до ближайшего числа 2^m . С учетом этого увеличенного значения $N_{\max}$ по (14) вычисляется значение ΔK . При этом разрядность накопительного сумматора повышать не требуется. Такое увеличение $N_{\max}$ означает более полное использование возможностей ЦСО, что создает определенный запас по точности при формировании сетки частот.

Расчет требуемой емкости накопительного сумматора можно выполнить также исходя не из среднего, а наиболее вероятного значения шага коэффициента $\Delta K'$. В этом случае:

$$\Delta K' = \frac{\sqrt{e} K_{\max}^2}{N_{\max}^2} \quad (16)$$

и

$$N'_{\max} = \sqrt{\frac{\sqrt{e} K_{\max} f_{\text{вых. max}}}{\Delta f'}}. \quad (17)$$

Значение $N'_{\max}$ также должно быть увеличено до ближайшего числа 2^m , после чего по формуле (16) рассчитывается наиболее вероятное значение шага коэффициента $\Delta K'$.

Разделив $N_{\max}$, рассчитанное по формуле (15), на $N'_{\max}$, найденное по (17), получим

$$\frac{N_{\max}}{N'_{\max}} = \sqrt{\frac{\pi^2}{3\sqrt{e}}} \approx 1,4. \quad (18)$$

Как видно из (18), емкость накопительного сумматора, рассчитанная исходя из наиболее вероятного значения шага сетки частот, в 1,4 раза меньше, чем при расчете по среднему значению шага коэффициента.

Очевидно, что если выполняется условие

$$1,4 \cdot 2^m < N_{\max} \leq 2^{m+1},$$

где m – целое число, то выполняется условие

$$2^m < N'_{\max} \leq 0,7 \cdot 2^{m+1}.$$

При этом и $N_{\max}$ и $N'_{\max}$ следует увеличить до 2^{m+1} , и разрядность накопительного устройства будет равна $m + 1$ независимо от того, какое значение шага сетки частот выбрано для расчетов – среднее или наиболее вероятное.

В случае, когда

$$2^m \leq N_{\max} < 1,4 \cdot 2^m \quad \text{и} \quad \frac{2^m}{1,4} < N'_{\max} \leq 2^m,$$

значение $N_{\max}$ необходимо увеличить до 2^{m+1} , а $N'_{\max}$ – до 2^m , т. е. разрядность накопительного сумматора в случае расчета по наиболее вероятному шагу сетки частот оказывается на единицу меньше. Окончательно разрядность накопительного сумматора в этом случае следует выбрать после проверки точности установки всех заданных частот синтезатора. Такую проверку, разумеется, можно выполнить лишь в случае небольшого числа выходных частот. Если число частот велико, то можно говорить лишь об установке заданного значения частоты с определенной вероятностью.

В соответствии с результатами [2] вероятность, например, обеспечения точности аппроксимации 10^{-6} при $N_{\max} = 5 \cdot 10^3$ составляет 0,916, а при $N_{\max} = 10^4$ она равна 0,979.

Под точностью аппроксимации в этой работе подразумевается отношение шага коэффициента деления к коэффициенту деления.

Поскольку при перестройке частоты синтезатора кодами M и N последовательность несократимых дробей вида N/M составляет ряд Фурье, при выборе диапазона изменения дробей N/M следует учитывать свойства этого ряда. В частности, необходимо иметь в виду, что в окрестности целых чисел интервалы между соседними членами ряда Фурье становятся больше, чем на других участках ряда. В связи с этим следует выбирать диапазон изменения эквивалентного коэффициента деления ЦСО таким образом, чтобы он не включал окрестности целых чисел.

Пример расчета параметров синтезатора частоты. Для примера возьмем следующие значения параметров: минимальная выходная частота синтезатора $f_{\text{вых. min}} = 517,163$ МГц; относительная точность установки частоты $\delta = 1 \cdot 10^{-6}$; число частот $n = 30$; шаг сетки частот $\Delta f = 100$ кГц.

Очевидно, что $\Delta f' = 2\delta f_{\text{вых. min}} \approx 1$ кГц, т. е. каждое значение частоты сетки должно быть установлено с ошибкой, не превышающей 500 Гц.

Определим статические параметры, общие для всех способов перестройки частоты.

Максимальная выходная частота синтезатора $f_{\text{вых. max}}$ составит

$$f_{\text{вых. max}} = f_{\text{вых. min}} + \Delta f(n-1) = 520,063 \text{ МГц.}$$

Диапазон D изменения выходной частоты и, следовательно, эквивалентного коэффициента деления равен

$$D = \frac{f_{\text{вых. max}} - f_{\text{вых. min}}}{f_{\text{вых. max}}} = 5,6 \cdot 10^{-3}.$$

Как было установлено ранее, значение $K_{\max}$ можно выбирать в диапазоне от 10 до 80. Для примера выберем $K_{\max} = 10,4$.

Как следует из (4),

$$K_{\min} = K_{\max}(1-D) \approx 10,34.$$

Значит, диапазон перестройки эквивалентного коэффициента деления не включает целых чисел.

В соответствии с выбранными ранее значениями $K_{\text{ДФКД}} = 521$. При этом общий коэффициент деления в контуре ФАПЧ составит около 55000.

Частота сравнения контура ФАПЧ рассчитывается с помощью выражения (1)

$$f_{\text{ог}} = \frac{f_{\text{вых. max}}}{K_{\text{ДФКД}} K_{\text{max}}} \approx 96 \text{ кГц.}$$

Перестройка за счет кода M . В соответствии с формулой (8) $N_{\text{max}} = 5408655$, это значение следует увеличить до $8388608 = 2^{23}$.

Последующий расчет выполняется по формулам (9) и (1). Результаты расчета приведены в табл. 1.

Таблица 1

Перестройка за счет кода M ($N_{\text{max}} = 2^{23}$)

№ п/п	$f_{\text{вых. жел.}}, \text{ МГц}$	M	$f_{\text{вых.}}, \text{ МГц}$	Ошибка, кГц
1	517,163	811281	517,1631	0,1
2	517,263	811124	517,2632	0,2
3	517,363	810967	517,3633	0,3
4	517,463	810811	517,4629	−0,1
5	517,563	810654	517,5631	0,1
6	517,663	810498	517,6627	−0,3
7	517,763	810341	517,763	0,0
8	517,863	810184	517,8633	0,3
9	517,963	810028	517,9631	0,1
10	518,063	809872	518,0628	−0,2
...	...	...	...	...
30	520,063	806753	520,062	−0,1

Таким образом, для реализации данного способа перестройки требуется 23-разрядный накопительный сумматор. Разумеется, реализовать ЦАП с такой разрядностью не представляется возможным, поэтому следует подавать на ЦАП лишь старшие разряды накопительного сумматора. В качестве примера [3] можно привести ЦСО, у которого число разрядов накопительного сумматора равно 28, а для аналого-цифрового преобразователя используется 10 старших двоичных разрядов. Однако в случае использования ЦСО в контуре ФАПЧ следует учитывать возможность появления дополнительной фазовой модуляции.

Перестройка за счет кода N . Как упоминалось ранее, здесь возможны два варианта реализации сетки выходных частот синтезатора.

Во-первых, точность установки частоты синтезатора можно положить равной шагу требуемой сетки Δf , при этом N_{max} рассчитывается по формуле (11), с учетом того, что $\Delta f' = \Delta f$. Значение M рассчитывается по (12); значения N , соответствующие конкретным значениям частот, – по (13). В табл. 2 приведен ряд значений частот и соответствующих им кодов.

Во-вторых, можно обеспечить заданную точность установки частоты. Расчет выполняется по (11)–(13). В табл. 3 приведен ряд значений частот и кодов для установки выходной сетки с заданной точностью.

В первом случае требуемая емкость накопительного сумматора будет $N_{\max} = 5201$, что соответствует 13 двоичным разрядам; при этом обеспечивается требуемый шаг сетки частот, но не обеспечивается заданная точность установки частот.

Во втором случае точность установки обеспечивается, однако требуемая емкость накопительного сумматора равна уже 2^{19} .

Таблица 2

Перестройка за счет кода N , точность установки частоты равна шагу требуемой сетки частот ($N_{\max} = 5201$, $M = 500$)

№ п/п	$f_{\text{вых, жел}}, \text{ МГц}$	N	$f_{\text{вых}}, \text{ МГц}$	Ошибка, кГц
1	517,163	5170	517,1654	2,4
2	517,263	5171	517,2654	2,4
3	517,363	5172	517,3655	2,5
4	517,463	5173	517,4655	2,5
5	517,563	5174	517,5655	2,5
6	517,663	5175	517,6656	2,6
7	517,763	5176	517,7656	2,6
8	517,863	5177	517,8656	2,6
9	517,963	5178	517,9657	2,7
10	518,063	5179	517,0657	2,7
...	...	...	...	...
30	520,063	5199	520,0663	3,3

Таблица 3

Перестройка за счет кода N , заданная точностью установки, частоты ($N_{\max} = 2^{19}$, $M = 50422$)

№ п/п	$f_{\text{вых, жел}}, \text{ МГц}$	N	$f_{\text{вых}}, \text{ МГц}$	Ошибка, кГц
1	517,163	521361	517,1624	–0,1
2	517,263	521462	517,2631	0,1
3	517,363	521563	517,3633	0,3
4	517,463	521663	517,4626	–0,4
5	517,563	521764	517,5628	–0,2
6	517,663	521865	517,6629	–0,1
7	517,763	521966	517,7631	0,1
8	517,863	522067	517,8633	0,3
9	517,963	522168	517,9634	0,4
10	518,063	522268	518,0626	–0,4
...	...	...	...	...
30	520,063	524285	520,0634	0,4

Перестройка за счет кодов M и N . При реализации предыдущего способа перестройки частоты синтезатора в схеме ЦСО должна быть предусмотрена возможность изменения емкости N накопительного сумматора, а возможность изменения кода M сохраняется, как и в исходной схеме ЦСО. Поэтому возможности перестройки частоты синтезатора можно реализовать полнее, применив перестройку с изменением одновременно кодов M и N .

В соответствии с выражениями (15) и (17) $N_{\max}$ равно 4218 при оценке по среднему значению шага перестройки и 2985 – при оценке по наиболее вероятному значению. В данном случае выбрано значение $N_{\max} = 4096 = 2^{12}$, которое лежит между этими двумя величинами.

В табл. 4 приведен ряд значений выходной частоты синтезатора. Величина R определялась как $R = \frac{f_{\text{вых.жел}}}{f_{\text{ог}} K_{\text{ДФКД}}}$, т. е. в данном случае обозначает

требуемый эквивалентный коэффициент деления ЦСО. Значение R аппроксимировалось отношением N/M , где $N \leq N_{\max}$. Аппроксимацию можно выполнить по алгоритму приближения Эвклида. Расчет кодов N и M выполнен на ЭВМ.

Как следует из табл. 4, из 11 значений частоты 10 устанавливаются с заданной точностью. Исключение составляет частота № 6, где ошибка установки составляет 3 кГц. Причем заданная точность установки не реализуется и при $N_{\max} = 2^{13}$. Полученные результаты подтверждают расчетную вероятность установки частоты с заданной точностью, которая равна 0,9. Если такое отклонение частоты недопустимо, следует выполнить расчет заново, изменив $K_{\text{ДФКД}}$ или $f_{\text{ог}}$ в допустимых пределах.

Значения кодов M и N для каждого значения частоты следует умножить на масштабирующий коэффициент, который определяется как целая часть $N_{\max}/N$. При этом значение частоты не изменится, а выходной сигнал ЦСО определяемый кодом N , будет максимально приближен к наибольшему возможному значению.

Сетка выходных частот, соответствующая табл. 4, не отражает в полной мере возможностей перестройки с помощью данного способа, поскольку число возможных значений частоты в заданном диапазоне значительно больше.

Таблица 4

Перестройка за счет кодов M и N ($N_{\max} = 4096$)

№ п/п	$f_{\text{вых, жел}}, \text{ МГц}$	R	N	M	Ошибка установки R	Ошибка установки $f_{\text{вых}}, \text{ МГц}$
1	517,163	10,33995	3650	353	$-0,67 \cdot 10^{-5}$	0,340
2	517,263	10,34195	3599	348	$0,38 \cdot 10^{-5}$	0,191
3	517,363	10,34395	1624	157	$-0,1 \cdot 10^{-5}$	0,054
4	517,463	10,3454	1914	185	$0,57 \cdot 10^{-5}$	0,29
5	517,563	10,34794	4015	388	$-0,19 \cdot 10^{-5}$	0,1
6	517,663	10,34994	207	20	$6,0 \cdot 10^{-5}$	3,0
7	517,763	10,35194	2412	233	$-0,86 \cdot 10^{-5}$	-0,430
8	517,863	10,35394	1843	178	$-0,67 \cdot 10^{-5}$	-0,340
9	517,963	10,35594	511	59	$-0,86 \cdot 10^{-5}$	-0,431
10	518,063	10,35794	2807	271	$-0,67 \cdot 10^{-5}$	-0,431
...	...	...	...	...	...	...
30	520,063	10,39793	4024	387	$0,29 \cdot 10^{-5}$	0,15

Как показывают результаты расчета на ЭВМ, между первым и вторым значениями частоты табл. 4 могут быть установлены 94 промежуточных значения. В табл. 5 приведены некоторые из этих промежуточных частот. Здесь Δf – разница между соседними значениями сетки. Максимальный шаг на данном участке равен 3 кГц, минимальный – 0,5 кГц.

Таблица 5

**Перестройка выходной частоты синтезатора
с минимально возможным шагом Δf ($N_{\text{max}} = 4096$)**

№ п/п	N	M	$K = N/M$	$f_{\text{вых, жел}}, \text{ МГц}$	$\Delta f, \text{ кГц}$
1	3650	353	10,33994	517,16243	–
2	517	50	10,339999	517,16532	2,9
3	3588	347	10,340057	517,16829	3,0
4	3071	297	10,340067	517,16879	0,5
5	2554	247	10,340080	517,16944	0,7
6	2037	197	10,340101	517,17049	1,1
7	3557	344	10,340116	517,17124	0,8
8	1520	147	10,340136	517,17224	1,0
9	4043	391	10,340152	517,17304	0,8
10	2523	244	10,340163	517,17359	0,5
11	3526	341	10,340176	517,17424	0,7

ВЫВОДЫ

1. Исследована возможность реализации эквивалентного дробного коэффициента деления с помощью цифрового синтезатора отсчетов.

2. Выполнен расчет параметров ЦСО и основных статических параметров синтезатора для различных способов перестройки ЦСО. Приведены таблицы перестройки выходной частоты синтезатора.

3. К недостаткам предложенного устройства можно отнести небольшой диапазон изменения частоты (около 1 %) и возможность появления допол-

нительных побочных дискретных составляющих из-за специфики работы ЦСО, особенно вблизи целых значений эквивалентного коэффициента деления.

4. В целом полученные результаты позволяют сделать вывод о больших потенциальных возможностях предложенной схемы синтезатора частот по реализации высокого быстродействия при мелком шаге сетки выходных частот.

ЛИТЕРАТУРА

1. Р а з р а б о т к а методов построения и анализ источников колебаний дискретного множества частот: отчет № 3. – Т. П. Инв. номер Б864907 Минск, 1979.
2. С и н т е з а т о р с дробно-рациональной аппроксимацией произвольных значений частоты / В. В. Бодряков [и др.] // Стабилизация частоты: материалы межотраслевых науч.-техн. конф., совещаний, семинаров и выставок. – М., 1978 (ВИМИ).
3. F r e q u e n c y synthesis: Techniques and application. – Edited by J. Gorsky-Popiel-IEEE PRESS, 1975. – P. 174.

Поступила 6.06.2007

УДК 614.841.315

ИССЛЕДОВАНИЕ НАДЕЖНОСТИ АППАРАТОВ ЗАЩИТЫ ЭЛЕКТРИЧЕСКИХ СЕТЕЙ В АВАРИЙНЫХ РЕЖИМАХ РАБОТЫ В ЖИЛОМ СЕКТОРЕ РЕСПУБЛИКИ БЕЛАРУСЬ

**Докт. техн. наук, проф. КУЛАКОВ Г. Т.,
магистрант КУХОРЕНКО А. Н.**

*Белорусский национальный технический университет,
Командно-инженерный институт МЧС Республики Беларусь*

Пожары в жилом секторе (свыше 45 % от всего их количества) наносят большой экономический ущерб как населению, так и экономике Республики Беларусь в целом. В 2006 г. в стране произошло более 11 тыс. пожаров, общий экономический ущерб от которых составил более 51 млрд р. Десятая часть от всего числа пожаров по республике обусловлена аварийными режимами работы электрооборудования, электроприборов и электросетей [1]. Ветхие электросети, установка в электрощитах так называемых «жучков», неисправные электронагревательные приборы, применение «холодных скруток» при соединении проводов – основные причины возгораний.

Электрический ток – один из распространенных источников пожара в жилых зданиях. Источником зажигания является теплота, выделяемая электрическими сетями и приборами при аварийных режимах работы. Короткое замыкание, перегрузка, переходные сопротивления – все это характерные проявления аварийных режимов работы. Согласно [2–7] неисправности и несоблюдение правил технической эксплуатации электро-технических устройств в электрических сетях зачастую приводят к возникновению пожароопасных аварийных режимов работы.

Защите от аварийных режимов работы подлежат все электросети и отдельные их элементы. При этом к аппаратам защиты предъявляется ряд